

10592925

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
29. September 2005 (29.09.2005)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2005/091131 A3

(51) Internationale Patentklassifikation:
G06F 9/38 (2006.01) G06F 13/40 (2006.01)
G06F 5/06 (2006.01)

Christian [DE/DE]; Clemens-Schöps-Str. 2, 85521 Otto-
brunn (DE).

(21) Internationales Aktenzeichen: PCT/DE2005/000430

(74) Anwalt: DOKTER, Eric-Michael; Viering, Jentschura &
Partner, Steinsdorfstr. 6, 80538 München (DE).

(22) Internationales Anmeldedatum:
10. März 2005 (10.03.2005)

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY,
TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU,
ZA, ZM, ZW.

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
10 2004 012 516.3 15. März 2004 (15.03.2004) DE

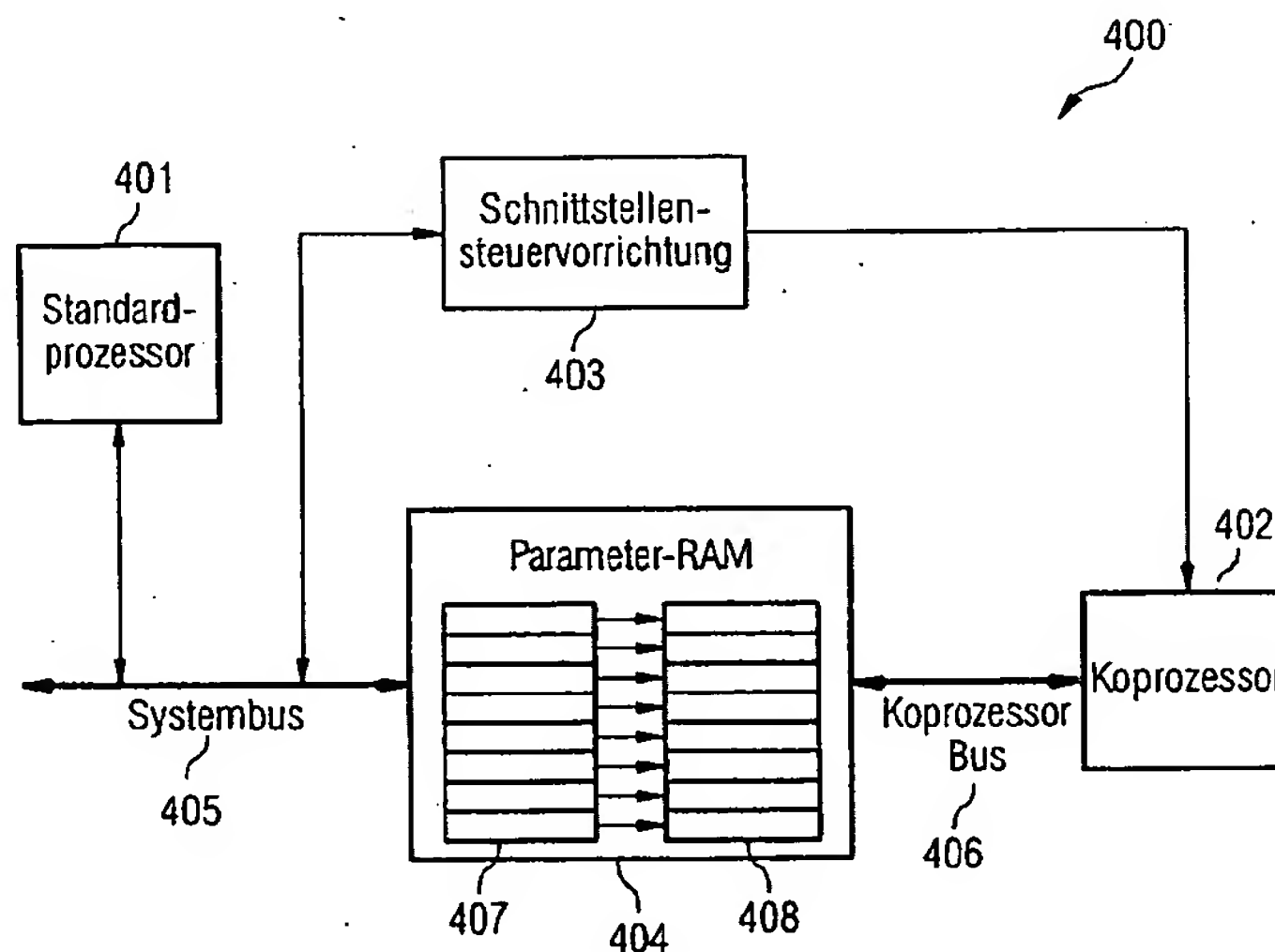
(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-
Martin-Str. 53, 81669 München (DE).

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare regionale Schutzrechtsart): ARIPO (BW,
GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG,
ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU,

[Fortsetzung auf der nächsten Seite]

(54) Title: COMPUTER SYSTEM FOR ELECTRONIC DATA PROCESSING

(54) Bezeichnung: COMPUTERSYSTEM ZUR ELEKTRONISCHEN DATENVERARBEITUNG



401 ... STANDARD PROCESSOR
402 ... CO-PROCESSOR
403 ... INTERFACE CONTROL DEVICE

405 ... SYSTEM BUS
406 ... CO-PROCESSOR BUS

(57) Abstract: The invention relates to a computer system for electronic data processing, comprising a first data processing unit, a second data processing unit and a data transmission/memory device which can transmit sets of data from the data processing unit to the second data processing unit, whereby the data transmission/memory device comprises a first memory region and a second memory region.

[Fortsetzung auf der nächsten Seite]

WO 2005/091131 A3



TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(88) Veröffentlichungsdatum des internationalen
Recherchenberichts:

26. Mai 2006

Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffentlichung wird wiederholt, falls Änderungen eintreffen

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) Zusammenfassung: Ein Computersystem zur elektronischen Datenverarbeitung wird hereitgestellt, das eine erste Datenverarbeitungseinheit, eine zweite Datenverarbeitungseinheit und eine Datenübertragungs-Speichereinrichtung aufweist, welche eingerichtet ist, Datensätze von der ersten Datenverarbeitungseinheit an die zweite Datenverarbeitungseinheit zu übertragen, wobei die Datenübertragungs-Speichereinrichtung einen ersten Speicherbereich und einen zweiten Speicherbereich aufweist.